**Государственное высшее учебное заведение**

## <<Белорусский государственный технологический университет>>

**Отчет**

**Среда схемотехнического моделирования Multisim**

**(КСИС, лабораторная работа** № 1)

**Выполнил студент:**

**Кононенко Игнатий Павлович, 1 курс, ФИТ, 8-ПИ группа, вторая подгруппа,**

**инженер-программист**

**Минск 2024**

1)Цель работы: исследовать логических элементов в среде схемотехнического моделирования multisim

2)OR, NAND(и-не), NOR(или-не), логический анализатор (Logic Analyzer)

3)

1

0

1

0

Y

X

1

0

0

1

0

1

1

1

0

0

0

0

Y

X2

X1

0

0

0

1

0

1

1

1

0

0

1

0

Y

X2

X1

0

1

1

1

0

1

1

1

0

0

1

0

Y

X2

X1

1

1

1

1

0

1

1

1

0

0

0

0

Y

X2

X1

NOR

NAND

NOT

AND

OR